

Family list

3 family member for:

JP61021525

Derived from 1 application.

**I ADDRESS CONVERTING SYSTEM BETWEEN FIXED LENGTH DATA
SET AND VARIABLE LENGTH DATA SET**

Publication info: **JP1753919C** C - 1993-04-23

JP4045861B B - 1992-07-28

JP61021525 A - 1986-01-30

Data supplied from the **esp@cenet** database - Worldwide

PATENT ABSTRACTS OF JAPAN

(11) Publication number : 61-021525

(43) Date of publication of application : 30.01.1986

(51) Int.CI.

G06F 3/06

(21) Application number : 59-142575

(71) Applicant : FUJITSU LTD

(22) Date of filing : 10.07.1984

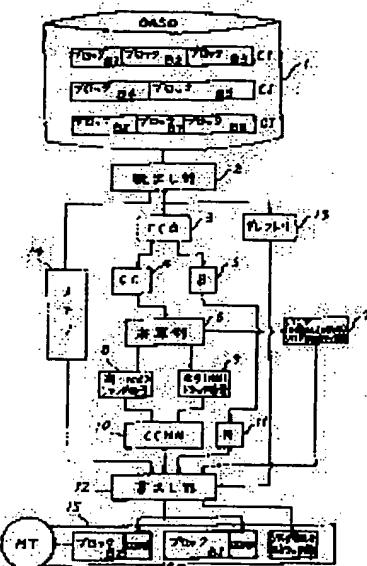
(72) Inventor : OKAYAMA YASUHIRO
YASUI YASUO
NAKAMOTO KIYOTADA

(54) ADDRESS CONVERTING SYSTEM BETWEEN FIXED LENGTH DATA SET AND VARIABLE LENGTH DATA SET

(57) Abstract:

PURPOSE: To convert fixed length data into variable length data by dividing a CI number in a data set of fixed length form by a track number per cylinder, using the quotient as a cylinder number of the data of variable length form and using the remainder as the track number.

CONSTITUTION: A read section 2 reads a DASD (Direct Access Storage Device) 1 in which a section data set of a fixed length block architecture (FBA). Then the stored information is stored in a memory 14, a directory is stored sequentially and the result is transmitted to a CCB discrimination section 3. Then the CCB discrimination section 3 sets paired CIs in a data set (Control Interval) number CC from the CCB to a CI number register 4 and sets a block number B to a block number register 5. An operating section 6 divides the CC by a track number TR per cylinder, the quotient is set to a cylinder number register 8 and the remainder is set to a track number register 9. A connecting section 10 connects the quotient as the cylinder number of the CKD and the remainder as the track number.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

⑩ 日本国特許庁 (JP)

⑪ 特許出願公開

⑫ 公開特許公報 (A)

昭61-21525

⑬ Int.Cl.

G. 06 F 3/06

識別記号

庁内整理番号

6974-5B

⑭ 公開 昭和61年(1986)1月30日

審査請求 有 発明の数 1 (全 6 頁)

⑮ 発明の名称 固定長データセットと可変長データセット間のアドレス変換方式

⑯ 特願 昭59-142575

⑰ 出願 昭59(1984)7月10日

⑱ 発明者 岡山 康博 川崎市中原区上小田中1015番地 富士通株式会社内
⑲ 発明者 安井 靖雄 川崎市中原区上小田中1015番地 富士通株式会社内
⑳ 発明者 中本 清督 川崎市中原区上小田中1015番地 富士通株式会社内
㉑ 出願人 富士通株式会社 川崎市中原区上小田中1015番地
㉒ 代理人 弁理士 山谷 知榮

明細書

1. 発明の名称 固定長データセットと可変長データセット間のアドレス変換方式

2. 特許請求の範囲

固定長形式のデータが格納されているDASDと、該DASDよりデータを読み出す読み出し部と、この読み出しデータのうちデータセット内CI番号をシリンドラ当りのトラック数で割り合と余りを算出する演算部と、前記演算部と可変長形式のデータのシリンドラ番号としました前記余りを可変長形式のデータのトラック番号とする連結部と、外部データ記憶部にデータを書き出す書き出し部を有し、この書き出し部により外部データ記憶部に可変長形式のアドレスを付加したブロックを記入することを特徴とする固定長データセットと可変長データセット間のアドレス変換方式。

3. 発明の詳細な説明

(産業上の利用分野)

本発明はDASD (Direct Access Storage Device) における固定長ブロック・アーキテクチャ (PBA) 形式のデータを、一回でアクセスできるデータ長が異なる可変長 (CKD) 形式のデータシステムに使用するためのロード・モジュールに作成する固定長データセットと可変長データセット間のアドレス変換方式に関する。

DASDにおけるデータ形式の種類には大きくわけて固定長ブロック・データと可変長データの2種類あり、それぞれアドレスの表現が異なる。

すなわち、PBA形式のDASD上のファイルは、第2図に示す如く、'CI (Control Interval)' という長さが全て等しいレコードで構成されている。そしてこのCIは可変長のブロックA、B……で構成され、ブロックの位置は3バイト長のCCBで表現される。ここでCCはデータセット内の相対CI番号 (0~n) であり、Bは各CI内のブロック番号 (0~m) であ